

Muster-Stundenplan Elektro- und Informationstechnik, 1. Semester Bachelor-Studium Vollzeit Vertiefungsprofil Embedded Systems Design

	Montag	Dienstag	Mittwoch	Donnerstag	Freitag	Samstag
08:15						
09:15		Objektorientierte Programmierung 1 	Grundlagenlabor 1 	Kommunikation 	Projekt 1 	
10:15						Englisch
11:15						
12:15						
13:15	Allgemeine Elektrotechnik 1 	Wärme und Strahlung 	Konvergenz Elektrotechnik* 		Analysis 1 	
14:15						Lineare Algebra 1
15:15						
16:15						
17:15						
18:05						
18:50						
19:45						
20:30						

Fach-Module **Kontext-Module** **Projekte** Muster-Stundenplan: die Module können auch zu anderen Zeiten gewählt werden.

* Je nach Vorbildung ist Digitaltechnik 1 anstatt Konvergenz Elektrotechnik zur gleichen Zeit vorgesehen.

Muster-Stundenplan Elektro- und Informationstechnik, 2. Semester Bachelor-Studium Vollzeit

Vertiefungsprofil Embedded Systems Design

	Montag	Dienstag	Mittwoch	Donnerstag	Freitag	Samstag
08:15	Algebra 	Analysis 2 	Objektorientierte Programmierung 2 	Kommunikation 	Grundlagenlabor 2 	
09:15						
10:15						
11:15						
12:15						
13:15	Allgemeine Elektrotechnik 2 	Mechanik 		Projekt 2 		
14:15						
15:15						
16:15		Digitaltechnik 1* 				
17:15						
18:05						
18:50						
19:45						
20:30						

Fach-Module
Kontext-Module
Projekte
 Muster-Stundenplan: die Module können auch zu anderen Zeiten gewählt werden.

* Je nach Vorbildung wurde Digitaltechnik 1 bereits im ersten Semester absolviert.

Muster-Stundenplan Elektro- und Informationstechnik, 3. Semester Bachelor-Studium Vollzeit

Vertiefungsprofil Embedded Systems Design

	Montag	Dienstag	Mittwoch	Donnerstag	Freitag	Samstag		
08:15	Analysis 3 	Elektromagnetismus 	Kommunikations- technik Grundlagen 	Grundlagenlabor 3 				
09:15								
10:15								
11:15								
12:15			Analogtechnik 	Projekt 3 	Modellieren dynamischer Systeme 			
13:15	Signalverarbeitung 							
14:15								
15:15		Mikrocontroller - Grundlagen 						
16:15								
17:15								
18:05								
18:50								
19:45								
20:30								

Fach-Module

Projekte

Muster-Stundenplan: die Module können auch zu anderen Zeiten gewählt werden.

Muster-Stundenplan Elektro- und Informationstechnik, 4. Semester Bachelor-Studium Vollzeit

Vertiefungsprofil Embedded Systems Design

	Montag	Dienstag	Mittwoch	Donnerstag	Freitag	Samstag
08:15	Analoge Schaltungstechnik - Grundlagen 	Schwingungen und Wellen 		Englisch 	Grundlagenlabor 4 	
09:15				Betriebswirtschaftslehre 		
10:15						
11:15						
12:15	Digitale Signalverarbeitung - Grundlagen 	Projekt 4 				
13:15						
14:15						
15:15	Integraltransformationen 	Geistes- und Sozialwissenschaften 	Digitaltechnik 2 			
16:15						
17:15						
18:05						
18:50						
19:45						
20:30						

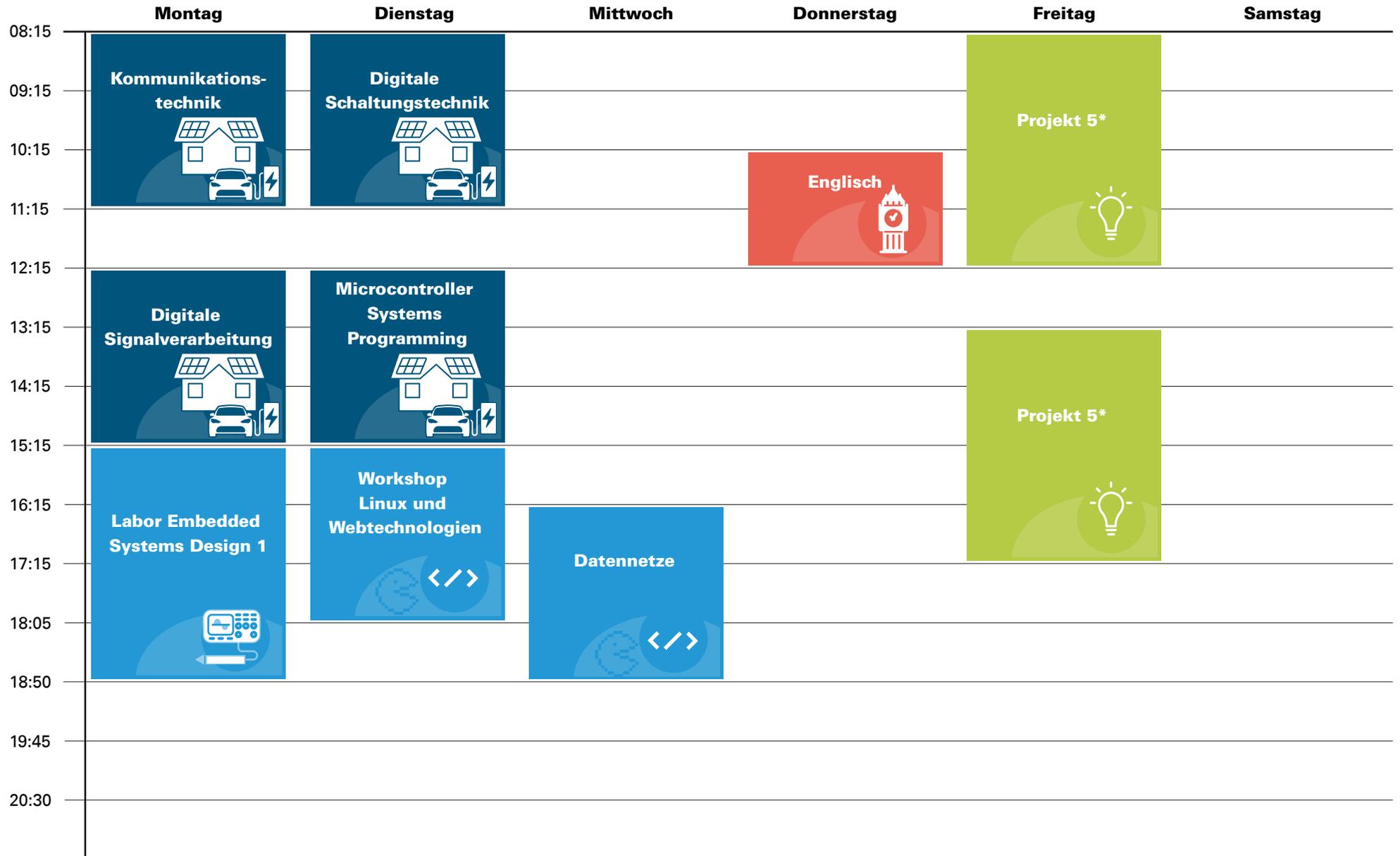
Fach-Module

Kontext-Module

Projekte

Muster-Stundenplan: die Module können auch zu anderen Zeiten gewählt werden.

Muster-Stundenplan Elektro- und Informationstechnik, 5. Semester Bachelor-Studium Vollzeit Vertiefungsprofil Embedded Systems Design



Fach-Module
Vertiefungsmodule
Kontext-Module
Projekte
 Muster-Stundenplan: die Module können auch zu anderen Zeiten gewählt werden.

* Die Zeiteinteilung für das Projekt 5 ist weitestgehend frei. Es muss mit etwa 8 Stunden pro Woche gerechnet werden.

Muster-Stundenplan Elektro- und Informationstechnik, 6. Semester Bachelor-Studium Vollzeit Vertiefungsprofil Embedded Systems Design

	Montag	Dienstag	Mittwoch	Donnerstag	Freitag	Samstag		
08:15	Digital Communication 	Labor Embedded Systems Design 2 	Projekt 6* 	Geistes- und Sozialwissenschaften 				
09:15						Geistes- und Sozialwissenschaften 		
10:15							Geistes- und Sozialwissenschaften 	
11:15								
12:15	Analog Circuits for Embedded Systems 	Embedded Systems Software Design 	Projekt 6* 					
13:15								
14:15							Projekt 6* 	
15:15								
16:15		Betriebswirtschaftslehre 						
17:15								
18:05								
18:50								
19:45								
20:30								

Fach-Module
Vertiefungsmodule
Kontext-Module
Projekte
 Muster-Stundenplan: die Module können auch zu anderen Zeiten gewählt werden.

* Die Zeiteinteilung für das Projekt 6 ist weitestgehend frei. Es muss mit etwa 8 Stunden pro Woche gerechnet werden.